**2.1 Makefile里有什么？**

Makefile里主要包含了**五个东西：显式规则、隐晦规则、变量定义、文件指示和注释。**

最后，还值得一提的是，在Makefile中的命令，必须要以[Tab]键开始。

**2.2Makefile的文件名**

        默认的情况下，make命令会在当前目录下按顺序找寻文件名为**“GNUmakefile”、“makefile”、“Makefile”**的文件

**2.3 引用其它的Makefile**

**include<filename>**filename可以是当前操作系统Shell的文件模式（可以保含路径和通配符）

例：

你有这样几个Makefile：a.mk、b.mk、c.mk，还有一个文件叫foo.make，以及一个变量$(bar)，其包含了e.mk和f.mk，那么，下面的语句：

    include foo.make \*.mk $(bar)

等价于：

    include foo.make a.mk b.mk c.mk e.mk f.mk

如果你想让make不理那些无法读取的文件，而继续执行，你可以在include前加一个减号“-”。如：

-include<filename>

**2.5 make的工作方式**

**GNU的make工作时的执行步骤入下：（想来其它的make也是类似）**

1.        读入所有的Makefile。

2.        读入被include的其它Makefile。

3.        初始化文件中的变量。

4.        推导隐晦规则，并分析所有规则。

5.        为所有的目标文件创建依赖关系链。

6.        根据依赖关系，决定哪些目标要重新生成。

7.        执行生成命令。